

RELEASE DATE: 2002年11月20日

YDK テクノロジーズより、MicroBlaze 用 Ethernet 評価ボード 「MIREF」発売開始

- Ethernet MAC IP(評価版)付属、TOPPERS/JSP サポート -

株式会社ワイ・デー・ケー YDK テクノロジーズ(東京都稲城市押立、代表取締役社長：渡邊和夫)は、本年 11 月 20 日より、XILINX 社のソフト CPU コア「MicroBlaze」を使用し Ethernet 通信を実現する「MIREF」評価ボードを発売開始します。

「MIREF」評価ボードは、ソフト CPU コア (MicroBlaze) を設計自由度の高い FPGA に内蔵することで、小型でありながら高い拡張性と自由度を実現しています。また、標準で Ethernet、RS232C インターフェースを実装する他、拡張コネクタも用意することで既存装置への接続を容易としています。自社製 MAC IP を FPGA に内蔵し、Ethernet 10Base-T / 100Base-TX に対応しています。

ボード上には、公称 56 万ゲートの FPGA、SRAM (256Kbyte)、FlashROM (2Mbyte)、Ethernet PHY などが実装されており、ボード単体でも一般的な組み込みアプリケーションには十分対応可能な容量となっています。

製品内容はボード本体の他、AC アダプタ、デバッグ用通信ケーブル、サンプルプログラム、Ethernet MAC IP (時間制限版) など添付されます。*ソフト CPU コア (MicroBlaze) 及び FPGA 開発ツールは含まれないため、別途 XILINX 社代理店からの購入が必要です。

開発キットとして供給されるため、ボードの回路図や FPGA の再構成情報なども添付されており、これらを参照することで独自回路の追加やカスタマイズが可能です。

サンプルプログラムには TOPPERS/JSP カーネル (オブジェクト形式) と TCP/IP プロトコルスタック「ySOCK2」(試用版：オブジェクト形式) が添付されていますので、サンプルプログラムを使用して、手軽に、ネットワーク接続を体験することが可能です。

また、TOPPERS/JSP カーネルの環境を作成することで、ySOCK2 を使用した、様々なネットワークアプリケーションの開発を行うことが可能です。

プレスコンタクト：

株式会社ワイ・デー・ケー YDK テクノロジーズ
営業：小山 修
042-378-8511
info@ghn.ydkinc.co.jp
<http://www.ydkinc.co.jp/ghn/>